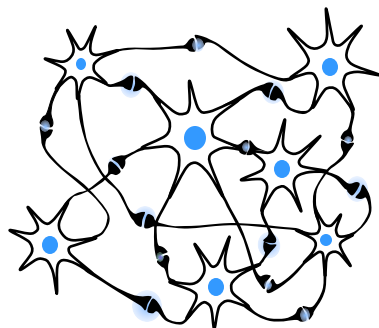
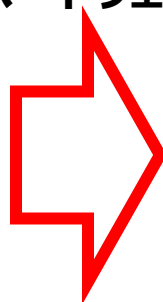
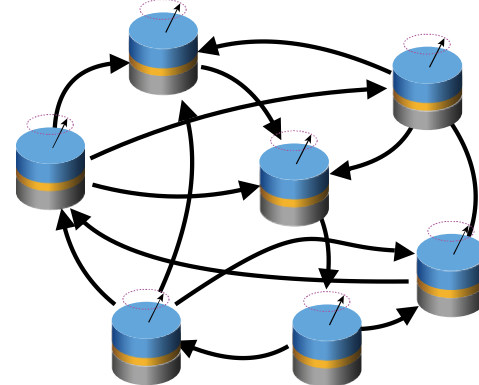


新規デバイスを用いた脳型演算回路の研究開発
メールはいつでも受付中：s_tsunegi@brain.kyutech.ac.jp

脳における神経回路網

モデル化&
ハードウェア化新規デバイスを用いた
振動子ネットワーク

本研究室が頑張りたいこと

1. まだ世の中に出回っていない新規デバイスを巧みに利用した演算回路を提案し、**社会に役立つ情報処理システムを実現**すること
2. デバイス、回路実装、機械学習について各方面から研究を実施することで、それぞれの分野を**横断的に開拓できる人材を育成**すること
3. 学生が研究を主体的に取り組み、**研究が楽しいと思える環境を整備**すること